

• **Schannon'sche Informationstheorie:**

- *Nachricht* = Folge von Zeichen, die von einem Sender an einen Empfänger übertragen werden. $w(a)$: Wahrscheinlichkeit für das auftreten des Zeichens a .
- *Informationsgehalt* $I(a)$ einzelner Zeichen a : $I(a) = \log_2 \frac{1}{w(a)} = -\log_2 a$ [umso höher, je unwahrscheinlicher a ist]
- *Informationsgehalt* $I(a_1, \dots, a_n)$ einer Nachricht: $I(a_1, \dots, a_n) = \sum_{i=1}^n I(a_i)$
- *Entropie* $H(A, w)$ (mittlerer Informationsgehalt): Sei $A = \{a_1, \dots, a_n\}$ Alphabet und $w(a_i)$ eine Wahrscheinlichkeitsverteilung über A . Dann gilt: $H(A, w) = \sum_{i=1}^n w(a_i) \cdot I(a_i)$ [hohe Entropie \leftrightarrow Gleichverteilung]
- *mittlere Codewortlänge*: $L(A, w, C) = \sum_{i=1}^n w(a_i) \cdot |C(a_i)|$
- *Schannon'sches Codierungstheorem*: $H(A, w) \leq L(A, w, C)$

• **Zeichenkodierung:**

- *Huffman-Codes*: idealer Präfixcode (Präfixcode: Keine zwei codierten Zeichen beginnen mit derselben Zeichenfolge = Präfix) bei bekannter Häufigkeitsverteilung.
- *Lempel-Ziv-Welch*: Beispiel-String: LZWLZ78LZ77LZCLZMWLZAP

Eingabe	erk. Muster	Neurer Eintrag	Eingabe	Ausgabe	Erweiterung	Neuer Eintrag
<u>L</u> ZWLZ78LZ77LZCLZMWLZAP	L	LZ(= 256)	L	L		
<u>Z</u> WLZ78LZ77LZCLZMWLZAP	Z	ZW(= 257)	Z	Z	Z	LZ (256)
<u>W</u> LZ78LZ77LZCLZMWLZAP	W	WL(= 258)	W	W	W	ZW (257)
<u>LZ</u> 78LZ77LZCLZMWLZAP	LZ(= 256)	LZ7(= 259)	< 256 >	LZ	L	WL (258)
<u>7</u> 8LZ77LZCLZMWLZAP	7	78(= 260)	7	7	7	LZ7 (259)
<u>8</u> LZ77LZCLZMWLZAP	8	8L(= 261)	8	8	8	78 (260)
<u>LZ7</u> 7LZCLZMWLZAP	LZ7(= 259)	LZ77(= 262)	< 259 >	LZ7	L	8L (261)
<u>7</u> LZCLZMWLZAP	7	7L(= 263)	7	7	7	LZ77 (262)
<u>LZC</u> LZMWLZAP	LZ(= 256)	LZC(= 264)	< 256 >	LZ	L	7L (263)
<u>C</u> LZMWLZAP	C	CL(= 265)	C	C	C	LZC (264)
<u>LZM</u> WLZAP	LZ(= 256)	LZM(= 266)	< 256 >	LZ	L	CL (265)
<u>M</u> WLZAP	M	MW(= 267)	M	M	M	LZM (266)
<u>WL</u> ZAP	WL(= 258)	WLZ(= 268)	< 258 >	WL	W	MW (267)
<u>Z</u> AP	Z	ZA(= 269)	Z	Z	Z	WLZ (268)
<u>A</u> P	A	AP(= 270)	A	A	A	ZA (269)
<u>P</u>	P		P	P	P	AP (270)

Codierter String: LZW < 256 > 78 < 259 > 7 < 256 > C < 256 > M < 258 > ZAP

Problem K ω K-Kodierung: Problem beim dekodieren, da Code-Tabelle hier immer eins nachläuft! trick: Verwende beim Auftreten des K ω K-Falles das erste zeichen der letzten Ausgabe als Erweiterungszeichen (\rightarrow gesuchter Code kann erstellt werden).
Beispiel APAPAPAPAPAP \rightarrow AP < 256 > < 258 > < 257 > < 260 >

• **Redundante Codes:**

- *Abstand*: $\text{dist}(v, w) :=$ "Anzahl der unterschiedlichen Bits"
- *Abstand des Codes* C : $\text{dist}(C) := \min \{ \text{dist}(c(a_i), c(a_j)) \mid a_i, a_j \in A \text{ mit } a_i \neq a_j \} =$ "minimaler Abstand zwischen zwei Code-Wörtern"
- Ein Code c fester Länge ist genau dann *k-fehlererkennend*, wenn $\text{dist}(c) \geq k + 1$ gilt.
Beispiel: Parity-Check: füge ein Bit (0/1) an den Code an, sodass er Parity-Check (=true, wenn gerade Anzahl 1-Bits) erfüllt ist. \Rightarrow 1-fehlererkennend
- Ein Code c fester Länge ist genau dann *k-fehlererkorrigierend*, wenn $\text{dist}(c) \geq 2k + 1$ gilt.
Sei $c: A \rightarrow \{0, 1\}^{m+r}$ ein 1-fehlerkorrigierender Code fester Länge von A ($|A| = 2^m$). Dann gilt $r \leq 1 + \lfloor \log_2 m \rfloor$

• **pos. Festkommazahl** zur Basis d $(d)_b = (d_n d_{n-1} \dots d_1 d_0 d_{-1} \dots d_{-k})_b$: $\langle d \rangle = \sum_{i=-k}^n b^i \cdot d_i$

• **vorzeichenbehaftete Festkommazahlen:**

- Betrag und Vorzeichen: d_n gibt das Vorzeichen an. es gilt: $\langle d \rangle = (-1)^{d_n} \cdot \sum_{i=-k}^{n-1} b^i \cdot d_i$
größte Zahl: $2^n - 2^{-k}$, kleinste Zahl: $-(2^n - 2^{-k})$, zwei Darstellungen für Null (z.B. $\langle 000 \rangle = 0 = \langle 100 \rangle$).
- 1-Komplement: $\langle d \rangle = \sum_{i=-k}^{n-1} 2^i \cdot d_i - d_n(2^n - 2^{-k})$

a	000	001	010	011	100	101	110	111
$[a]_1$	0	1	2	3	-3	-2	-1	0

$$[\overline{d_n \dots d_{-k}}]_1 = -[d_n \dots d_{-k}]_1$$

- 2-Komplement: $\langle d \rangle = \sum_{i=-k}^{n-1} 2^i \cdot d_i - d_n 2^n$

a	000	001	010	011	100	101	110	111
$[a]_1$	0	1	2	3	-4	-3	-2	-1

kleinste Zahl: -2^n ; größte Zahl: $2^n - 2^{-k}$

Invertieren: alle Bits komplementieren und an der niederwertigsten Stelle 1 addieren. (Bsp: $k = 0, n = 3$: $-[011]_2 = [\overline{011} + 001]_2 = [100 + 001]_2 = [101]_2 = -3$)

- **Gleitkommadarstellung** eine Zahl z mit **single**/double precision nach IEEE 754:

63/31	62..52 / 30..23	51..0 / 22..0
S	Charakteristik C	Mantisse M
S	$e_{7..e_0}/e_{10..e_0}$	$m_{-1..m_{-23}} / m_{-1..m_{-52}}$

Es gilt: ($E := C - BIAS$; $BIA S = 2^{n-1} - 1$, n Exponentenbits)

C	M	Name	Wert
255 (2047)	0	Unendlich	INF
255 (2047)	$\neq 0$	Not a Number	NaN
0	0	Null	0
0	$\neq 0$	denormalisiert	$(-1)^S \cdot \left(\sum_{i=-1}^{-k} m_i 2^i \right) \cdot 2^{C-BIAS}$ ($C - BIAS = -126$ bei single)
$0 < C < 255$ (2047)	beliebig	normalisiert	$(-1)^S \cdot \left(1 + \sum_{i=-1}^{-k} m_i 2^i \right) \cdot 2^{C-BIAS}$

Addition: 1. Angleichen des kleineren an den größeren Exponenten 2. Addition der Mantissen 3. Normalisierung, Rundung ...

Multiplikation: 1. Multiplizieren der Vorzeichen 2. Multiplizieren der Mantissen 3. Addition der Exponenten: $(Char_1 + BIAS) + (Char_2 + BIAS) - BIAS$ 4. Normalisierung, Rundung ...

- **Boole'sche Algebren:** ($B, +, \cdot, \neg$) heißt Boole'sche Algebra, wenn gilt:

Kommutativität	$x + y = y + x$	$x \cdot y = y \cdot x$
Assoziativität	$x + (y + z) = (x + y) + z$	$x \cdot (y \cdot z) = (x \cdot y) \cdot z$
Absorption	$x + (x \cdot y) = x$	$x \cdot (x + y) = x$
Distributivität	$x + (y \cdot z) = (x + y) \cdot (x + z)$	$x \cdot (y + z) = (x \cdot y) + (x \cdot z)$
Komplementregel	$x + (y \cdot \bar{y}) = x$	$x \cdot (y + \bar{y}) = x$
\Rightarrow de Morgan-Regel	$\overline{(x + y)} = \bar{x} \cdot \bar{y}$	$\overline{(x \cdot y)} = \bar{x} + \bar{y}$
\Rightarrow Consensus-Regel	$(x \cdot y) + (\bar{x} \cdot z) = (x \cdot y) + (\bar{x} \cdot z) + (y \cdot z)$	$(x + y) \cdot (\bar{x} + z) = (x + y) \cdot (\bar{x} + z) + (y \cdot z)$

- **Glitches:**

- statischer 0-Hazard: Ausgangssignal geht kurzzeitig auf 0 (0 = falscher Zustand)
- statischer 1-Hazard: Ausgangssignal geht kurzzeitig auf 1 (1 = falscher Zustand)
- bei disjunkten Normalformen entstehen stat. 1-Hazards beim Übergang von Eingangsbelegung α zu β , genau dann, wenn: 1. $f(\alpha) = f(\beta) = 1$ 2. kein Monom existiert, das sowohl für α , als auch für β den Wert 1 hat. 3. Die Monome $m_1(\alpha) = 1$ schalten schnell auf 0 und die Monome $m_2(\beta) = 1$ schalten langsam auf 1.

\Rightarrow Überdecke alle Monome im K-Diagramm paarweise mit mindestens einem weiteren Monom.

- **Addier-Schaltungen:**

- Carry-Ripple-Addierer: $C(CR_n) = n \cdot C(FA) = 5 \cdot n$; $depth(CR_n) = 3 + 2 \cdot (n - 1)$
- Carry-Save-Addierer: paralleles berechnen des Ergebnisses für $C_{in} = 0$ und $C_{in} = 1 \Rightarrow$ Auswahl des richtigen Ergebnisses anhand untergeordnetem Carry
 $C(CSA_n) = 10 \cdot n^{\log 3} - 3 \cdot n - 2 = O(n \cdot \log n)$; $depth(CSA_n) \leq 3 \cdot \log n - 3 = O(\log n)$
- Carry-Lookahead-Addierer: schnelle (parallele) Berechnung aller Übertragsbits $c_{-1} \dots c_{n-1} \Rightarrow s_i = a_i \oplus b_i \oplus c_{i-1}$
 $C(CLA_n) \leq 11n = O(n)$; $depth(CSA_n) \leq 4 \log(n) + 2 = O(\log n)$
- Überlauferkennung für 2-Komplement-Zahlen:
Überlauf $\Leftrightarrow a_n = b_n \neq s_n$

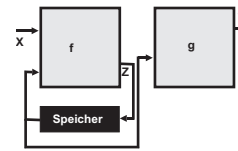
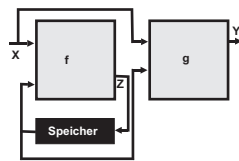
- **Multiplizier-Schaltungen:**

Multiplikation z.B. nach Schulmethode mit kaskadierten Addierern. "Multipliziermatrix,, für $[a_2 a_1 a_0] \cdot [b_2 b_1 b_0]$:

$$\begin{array}{r}
 \begin{pmatrix} 0 & 0 & 0 & b_2 & b_1 & b_0 \end{pmatrix} \cdot a_0 \\
 \begin{pmatrix} 0 & 0 & b_2 & b_1 & b_0 & 0 \end{pmatrix} \cdot a_1 \\
 + \begin{pmatrix} 0 & b_2 & b_1 & b_0 & 0 & 0 \end{pmatrix} \cdot a_2 \\
 \hline
 = \begin{matrix} s_5 & s_4 & s_3 & s_2 & s_1 & s_0 \end{matrix}
 \end{array}$$

- **Schaltwerke:** Rückkopplungen sind erlaubt (im Gegensatz zu Schaltnetzen):

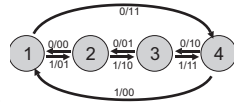
- Flackern/metastabiler Zustand beim RS-FlipFlop, wenn $\bar{R} = \bar{S} = 0$, da dann $\bar{Q} = Q = 1$
- **Automaten:** X : Eingabevektor; Y : Ausgabevektor; Z : Zustandsvektor
Initialisierung beachten !!!



Mealy-Automat: $Y = f(X, Z)$; $Z = g(X, Z)$ Moore-Automat: $Y = f(Z)$; $Z = g(X, Z)$

Schaltwerkentwurf:

1. Aufgabestellung: Modulo-4 Vorwärts-Rückwärtszähler
2. Zustandsdefinition: Zustände 1, 2, 3, 4 erforderlich



3. Zustandsgraph:
4. Redundanzen eliminieren
5. Zustandskodierung: $1 \rightarrow 00$; $2 \rightarrow 01$; $3 \rightarrow 10$; $4 \rightarrow 11$

6. Zustandstabelle:

x	z_1^t	z_2^t	z_1^{t+1}	z_2^{t+1}	y_1	y_2
1	0	0	0	1	0	1
1	0	1	1	0	1	0
1	1	0	1	1	1	1
1	1	1	0	0	0	0
0	0	0	1	1	1	1
0	0	1	0	0	0	0
0	1	0	0	1	0	1
0	1	1	1	0	1	0

7. Boole'sche ausdrücke für Übergangsfunktionen f, g , Minimierung ...
8. Schaltbild

Architekturen:

- *RISC*: einfache Befehle, in einem Schritt ausführbar, wenige Adressierungsarten (LOAD/STORE), viele Register
- *CISC*: komplexe/mächtige Befehle, mehrere Datentypen, viele Adressierungsarten u.U. mit Mikroprogrammierung der Befehle, wenige Register, Befehle haben untersch. Ausführungszeiten
- *von-Neumann*: gemeinsamer Programm- und Daten-Speicher — *Harvard*: getrennter Programm- und Daten-Speicher

Pipelining:

- *Beispiel*: instruction fetch – Decodieren/Operanden lesen (Reg) – Ausführung/Adressberechnung – Speicherzugriff (WR) – write-back (REG)
- *Datenhazards*: Zugriff auf Daten, die noch in der Pipeline stecken, aber nicht im Register \Rightarrow forwarding der Daten (Hardware, auf Execute-Stufe), Einfügen von NOPs (Software) bzw. bubbles/waitstates (Hardware)
- *Branch-Hazards*: einfrieren der Pipeline/NOPs einfügen (stalling), spekulative branch-prediction (z.B. feste Annahme durch Compiler/Hardware, Statistik \rightarrow Schleifen!) \Rightarrow Pipeline-Inhalt muss u.U. verworfen werden, dynamic scheduling (Operationsreihenfolge wird erst zur Laufzeit festgelegt)

